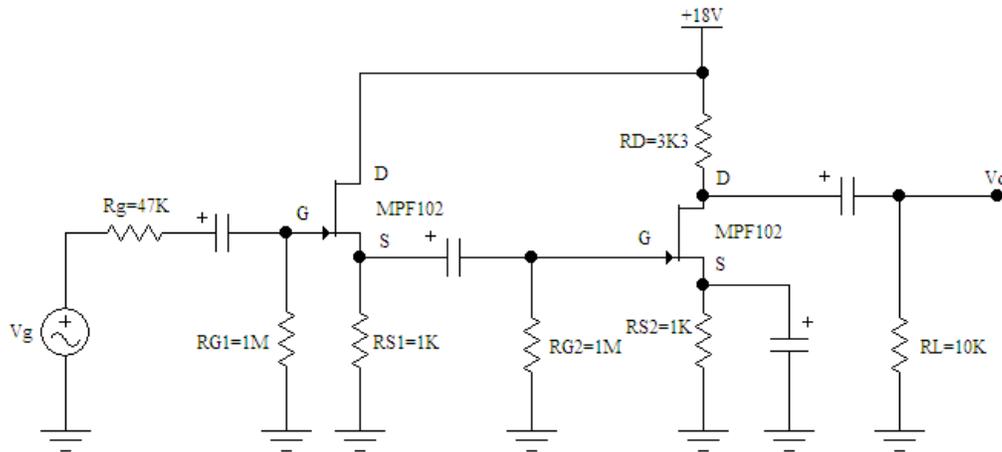




**TRABAJO PRACTICO N°6 ELECTRONICA II
AMPLIFICADOR MULTITAPPA CON JFET**

OBJETIVOS: Verificar el funcionamiento de un circuito multietapa de baja señal, a partir del acoplamiento entre un drenaje común y un fuente común.

CIRCUITO DE ENSAYO:



DESARROLLO TEORICO:

- A) Dibujar el circuito equivalente para cc.
- B) Calcular los puntos de reposo de ambos transistores.
- C) Dibujar el circuito equivalente en señal.
- D) Calcular la ganancia $A_v = V_o/V_s$.
- E) Completar el cuadro de valores.

DESARROLLO PRÁCTICO:

- A) Armar el circuito de la figura.
- B) Medir puntos de reposo de ambos transistores.
- C) Inyectar una señal senoidal de 1KHz, de amplitud tal que no genere deformación (observarla en el canal A del osciloscopio).
- D) Medir en el canal B la salida sobre RL. Calcular V_o/V_g
Anotar en el cuadro.
- E) Colocar el oscilograma de la experiencia.

CUADRO DE VALORES:



E.T. N° 17 D.E. 13 DON CORNELIO DE SAAVEDRA / AREA ELECTRONICA

ALUMNO :

DOCENTE : M. FERNANDEZ

F.R :

Valores calculados						
VDSq1	IDq1	VGS1	VDSq2	IDq2	VGS2	Av
[V]	[mA]	[V]	[V]	[mA]	[V]	veces

Valores medidos						
VDSq1	IDq1	VGS1	VDSq2	IDq2	VGS2	Av
[V]	[mA]	[V]	[V]	[mA]	[V]	veces

CUESTIONARIO:

- 1) ¿Qué observa en cuanto a las fases de las señales, en la primera y en la segunda etapa?
- 2) ¿Qué sucede con la ganancia?
- 3) Comentar las diferencias observadas en los resultados.

CONCLUSIONES.